(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号 ...

特開平4-252019

(43)公開日 平成4年(1992)9月8日

(51) Int.Cl.5

識別記号

庁内整理番号

FI .

技術表示箇所

H 0 1 L 21/203

M = 7630 - 4M

審査請求 未請求 請求項の数2(全 4 頁)

(21)出願番号

特願平3-8234

(22)出願日

平成3年(1991)1月28日

(71)出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

(72)発明者 彦坂 康己

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内

(74)代理人 弁理士 井桁 貞一

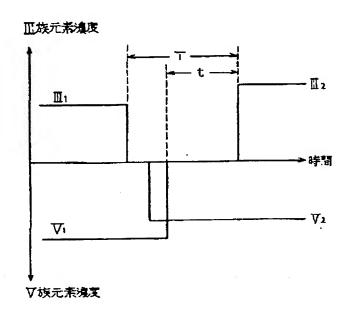
(54) 【発明の名称】 ヘテロエピタキシアル結晶成長方法

(57) 【要約】

【目的】 本発明は、V属元素が異なる二種類のIII - V属化合物半導体によって構成されるヘテロ接合の形成方法に関し、MBE 成長法を用いて急峻な組成のプロファイルを持ち、且つ良好なヘテロ接合界面特性を有するヘテロ接合を形成することを目的としている。

【構成】 MBE 法によりIII 1 V1/III 2 V2 ヘテロ接合を形成する場合に、III 1 ビームを停止させる工程と、次いでV1ビームを停止させる工程と、次いでIII 2 ビームを射出させる工程を含み、III 1 ビーム停止よりIII 2 ビーム射出までの時間、V1 ビーム停止よりIII 2 ビーム射出までの時間、及びV1 ビームとV2 ビームの重叠時間がそれぞれ設定される工程により構成する。

本発明の原理説明図



I

【特許請求の範囲】

【請求項1】 V属元素が異なる二種類のIII ~ V属化合物半導体によって構成されるヘテロ接合III 』 V』/ III 』 V』の結晶成長方法において、先ず、III 』 ビームを停止させた後、成長面に不純物が実質的に吸着されない所定時間をおいて、III 』 ビームを射出させ、更に前記所定時間の間に、V』 ビームの停止及びV』 ビームの射出開始を行なうことを特徴する結晶成長方法

【請求項2】 前記、 V_1 ビームと V_2 ビームが重畳する期間を有することを特徴とする請求項1の結晶成長方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、V属元素が異なる二種類の111-V化合物半導体によって構成されるヘテロ接合の形成方法に関し、特に分子ピームエピタキシアル法(MBE 法)による該ヘテロ接合の形成方法に関する。

【0002】近年、化合物半導体へテロ接合を用いた素子開発が盛んである。特にV属元素が異なるへテロ接合系、例えばInAs/GaSb 等をMBE 成長法により形成する場合、III 属元素ビームの切り換えと同時にV属元素ビームの切り換えが必要である。このビーム切り換えが適切に行なわれないと、理想的に急峻な組成のプロファイルに基づく、望ましいヘテロ接合界面特性を得ることはできない。即ち、このような種類のヘテロ接合をMBE 成長法により形成する場合には、ビーム切り換え方法がヘテロ接合界面特性を支配する。

[00031

【従来の技術】従来、MBE 法によってV属元素が異なる III - V化合物半導体のヘテロ接合を形成する場合には、 先ず接合の一方の側の半導体を成長させている III 属 元素ビームとV属元素ピームを同時に停止し、次いで接 合の他方の側の半導体を成長させるための III 属元素ピ ームとV属元素ピームを同時に射出開始するビーム切り 換えが行なわれていた。

[0004]

【発明が解決しようとする課題】しかし、このような方法においては、現実には、最初に成長する半導体の成分元素と次に成長する半導体の成分元素が、或る時期において混合することがあり、従ってこの場合、それら混合成分の混晶が形成されるために、組成の急峻な接合界面を得ることができないという問題があった。 これはス、望ましいヘテロ接合界面特性を得ることができないという問題ででもあった。

【0005】そこで、本発明は、MBE 成長法を用いて急 竣な組成のプロファイルを持ち、且つ良好なヘテロ接合 界面特性を有するヘテロ接合を形成することを目的とし ている。

[0006]

【課題を解決するための手段】図1は本発明の原理説明 50

図である。以下において、MBE 法により、最初にIII 1 V1 を成長させて、次にIII 2 V2 を成長させ、III 1 V1 / III 2 V2 へテロ接合を形成する場合について説明する。 III 1 V1 の成長を終了させるためにIII 1 のピームを停止させる。しかしV1 のピームは智く継続させておく。適当な時間後、V2 のピームを開始して適当な時間後にV1 のピームを停止させる。図1 において、V属元素の蒸気圧が高いために生じる過渡的な状態は省略されている。V1 の停止後、1 時間後にIII 2 のビームを開始させる。この時点からIII 2 V2 の成長が

ーム停止時点からI時間後である。 【0007】このような成長方法において、L及びIの 適切な値を選定することによって、前記の問題点は解決 される。

111: のピームの開始時点は111: のピ

[0008]

開始される。

【作用】III - V化合物半導体をMBE 成長法によって成 長する場合.成長はIII 属元素ピームによって制御され ている。即ち、基板に対してV属元素雰囲気のみで、II I 属元素ピームの照射がなければMBE成長は起こらな い。この効果を利用して、最初に照射するIII 。のビー ムを停止し、次いで、111: のビームを照射開始するま での時間(T), 即ち成長中断時間内にV属元素ピームの 切り換えを行なう。この様にすることにより各元素が混 合することはなく、形成される $\Pi = V_2$ の中に V_1 が混入して Π 」 V_2 V_1 のような3 元化合物が含まれ 従って、急峻な組成プロファイ ることは起こらない。 ルを有する接合が得られる。しかし 成長中断時間 (T) が余りに長い場合には残留ガス中の不純物が成長面に吸 **着されて、そのために界面特性は劣化することが予想さ** 図2 は成長中断時間 (T)がヘテロ接合界面特性 れる。 に及ぼす影響を2次元電子ガスの移動度によって調べた 実験は、最も良く知 実験データを示すグラフである。 られているGaAs/ AlGaAs のヘテロ接合界面に対して行わ れたものであるが、成長中断時間 (I)がヘテロ接合界面 特性に及ぼす影響を調べる上においては、共通するもの であって一般性は失われていない。このヘテロ接合を形 成する方法は次の通りである。先ずGaAs MBEを行つた 後、 As のビームを持続したままGaビームを停止させ る。そのT 時間後に、GaビームとAlビームを同時に開始 このヘテロ接合のGaAs させて、AlGaAs を成長させる。 側に2次元電子ガスを発生させて、この電子の移動度が 室温と77K において測定された。 実験はT が0 分, 3 分,6 分の三種のヘテロ接合に対して行われた。 のグラフより分かるように、T が5 分を越えると移動度 は著しく劣化する。従って、接合界面特性を劣化させな いためには、T が5 分より短いことが必要である。

【0009】 V属元素が V. と V. のように異なる場合、 V. を V. に切り換えた後においてもパックグラウンドに残留している V. の影響が現れる。 しかし、一

(3)

3

般にバックグラウンド レベルは2 桁程度小さいから、 結晶組成としては、V. の濃度は1 % 以下となる。それ 故に、このようなヘテロ接合を高速デバイスに使用する 。場合に影響は少ないが、特殊な用途に対してはその影響 従って、このような V ₁ を無視することができない。 の混入を防止するためには、Vi の停止後、III 2 ビー ム開始までの時間 いが 数秒乃至2 分であれば充分であ ることが確認されている。

[0010]

【実施例】本発明の2つの実施例について、図を参照し ながら説明する。

第1の実施例

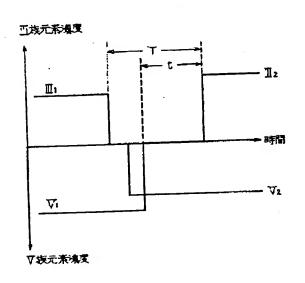
図3 (a)は第一の実施例における構成図を、図3 (b)は, その製作におけるタイムチャートを示す。 MBE基板には 半絶縁性GaAs(SI-GaAs) を用い、その上にi-AISb, i-In As. i-AlGaSb を順次形成される。 先ず, i-AlSbを1 μ a 成長させた後Alビームを停止させる。この時刻を0 と し、1 秒後にAsビームを射出開始し、2 秒後にSbビーム を停止させる。次に、時刻121 秒の時点においてInビー ムの射出を開始させi-InAsの成長が開始される。i-InAs が厚さ20 mm 成長した時点においてlnビームを停止させ る。この時刻を再び0 とすると、1 秒後にSbビームを射 出開始させ、2秒後にAsピームを停止させる。Sbピーム の射出開始60秒後に、Al ビームとGaビームを同時に射出 開始させてi-AlGaSbを50 nm 成長させる。

第2の実施例

図4 (a) は第二の実施例における構成図を、図4 (b)は、 その製作におけるタイムチャートを示す。 SI-InP基 板上に、i-AlSb, i-GaSb, i-InAs, i-AlSb が順次形成

[図1]

本発明の原理説明図



尚、本タイムチャートには、V属元素が切り される。 換えられるi-GaSb. i-InAs. i-AlSb の製作に関する部 分のみが示されている。先ず, i-AISb を1 μm 成長さ せた後、i-GaSbを30.nm 成長させる。その時点で先ずGa ビームのみを停止させる。この時刻を0 として、1 砂後 にAs ピームを射出開始させる。2 秒後に Sb ピームを停 止させる。Asビームを 2分射出した後、lnビームの射出 を開始させる。これによりInAsを30 nm 成長させ、その 時点でInビームを停止させる。この時刻を0 として、1 秒後にSbビームを射出開始させ、2 秒後にAsビームを停 止させる。61秒後にAIピームを射出開始させて20 m の i-AlSbを成長させる。

[0011]

【発明の効果】本発明においては上述の如く、 V属元素 が異なるIII-V化合物半導体ヘテロ接合の形成に対し て、III 属及びV属元素の切り換え時間プログラムを適 切に設定することにより、異なる二種のV属元素が混入 して生じる三元化合物半導体がヘテロ接合近傍に混合さ れることはなく、又、残留不純物によるヘテロ接合近傍 の汚染も避けることができ、その結果良好なヘテロ接合 特性が得られる。

【図面の簡単な説明】

本発明の原理説明図である。 [図1]

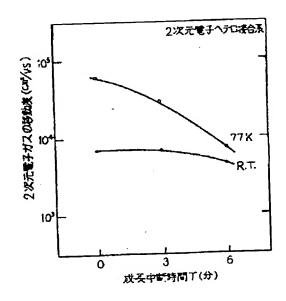
本発明における、成長中断時間のヘテロ接合 【図2】 界面特性に及ぼす影響を示す図である。

本発明の第1の実施例における構成図とタイ [図3] ムチャートを示す図である。

本発明の第2の実施例における構成図とタイ ムチャートを示す図である。

[図2]

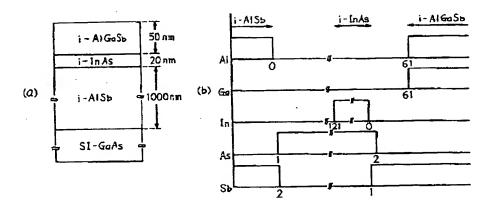
成長中断時間のヘテロ接合界面特性に及ぼす影響



(4)

[図3]

第1の実施例における構成図とタイムチャート



[図4]

第2の実施例における構成型とタイムチャート

